# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-321981

(43)Date of publication of application: 04.12.1998

(51)Int.CI.

H05K 1/14

(21)Application number: 09-133365

(71)Applicant: ROHM CO LTD

(22)Date of filing:

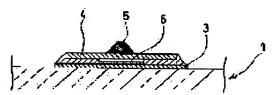
23.05.1997

(72)Inventor: NAKAMURA SATOSHI

# (54) METHOD OF CONNECTING WIRES FOR PRINTED BOARD

### (57)Abstract:

PROBLEM TO BE SOLVED: To avoid heating the soldered parts to high temps. by forming lands of metal foils integrated with a wiring pattern on the surface of a printed board, forming a resist film on this surface so at to cover a part thereof. laminating a metal plate and soldering wires to portions corresponding to the resist film. SOLUTION: On the surface of a printed board 1 a wiring pattern is formed, lands 3 of the metal foils as the wiring pattern 2 are formed together with the wiring pattern, a resist film 6 is formed on the surface of the lands 3, solder paste is applied, and a metal plate is laminated and heated with leaving gaps between the metal plate 3 and resist film 6. thereby avoiding heating the soldered parts at high temps.



## **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平10-321981

(43)公開日 平成10年(1998)12月4日

(51) Int.Cl.<sup>6</sup>

H05K 1/14

識別記号

FΙ

H05K 1/14

G

審査請求 未請求 請求項の数1 OL (全 4 頁)

(21)出願番号

特願平9-133365

(22)出願日

平成9年(1997)5月23日

(71)出顧人 000116024

ローム株式会社

京都府京都市右京区西院灣崎町21番地

(72)発明者 中村 聡

京都市右京区西院溝崎町21番地 ローム株

式会社内

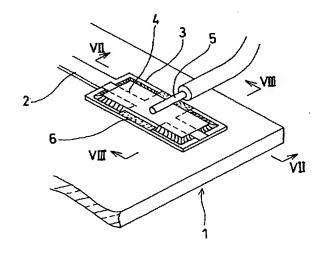
(74)代理人 弁理士 石井 暁夫 (外2名)

## (54) 【発明の名称】 プリント基板に対する電線等の接続方法

#### (57)【要約】

【課題】 ブリント基板1の表面に配線バターン2と一体のランド部3を形成し、とのランド部3に対して金属板4を半田付けし、次いで、との金属板4の表面に、各種の電線5又はハーネス等を半田付けにて接続する場合に、前記金属板4に対する電線5等の半田付けの熱のために、前記金属板4のランド部3に対する半田付けが外れることを低減する。

【手段】 前記ランド部3の表面の一部にレジスト膜6を形成したのち、このランド部3に対して金属板4を重ね合わせて半田付けし、次いで、前記金属板4の表面のうち前記レジスト膜6に該当する部分に対して、各種の電線5を半田付けする。



### 【特許請求の範囲】

【請求項1】プリント基板の表面に、当該表面における 金属箔による配線パターンと一体の金属箔によるランド 部を形成し、このランド部の表面に、レジスト膜を、ラ ンド部の表面のうち一部を覆うように形成したのち、前 記ランド部に対して金属板を重ね合わせて、その裏面に おいて半田付けし、次いで、前記金属板の表面のうち前 記レジスト膜に該当する部分に対して、各種の電線とか ハーネス等を半田付けすることを特徴とするプリント基 板に対する電線等の接続方法。

#### 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明は、各種の電子部品を 搭載したプリント基板において、このプリント基板の表 面に形成されている配線パターンに対して、外部からの 入力用電線又は外部への出力用電線等のような各種の電 線とか、或いは、ハーネス等を、半田付けにて接続する 方法に関するものである。

#### [0002]

るプリント基板においては、とのプリント基板の表面に 銅等の金属箔にて形成されている配線パターンに対し て、外部からの入力用電線又は外部への出力用電線等の ような各種の電線とか、或いは、ハーネス等を直接的に 接続する場合がある。

【0003】とのような場合、従来は、前記プリント基 板の表面に、前記配線パターンと同じ金属箔によるラン ド部を、前記配線パターンを形成するとき同時に形成 し、この金属箔によるランド部に対してニッケル等の金 属板を半田付けしたのち、この金属板に対して、前記各 30 種の電線とか、或いは、ハーネス等を半田付けにて接続 するようにしている。

## [0004]

【発明が解決しようとする課題】しかし、従来の方法 は、前記金属板をプリント基板におけるランド部に対し て、その裏面において半田付し、この金属板の表面に対 して、各種の電線とかハーネス等を半田付けするもので あって、その表面に対して各種の電線とかハーネス等を 半田付けするときにおいて、このとき金属板の表面に加 えた熱が金属板の裏面に伝わり、プリント基板における ランド部に対する半田が溶けることになるから、前記金 属板のプリント基板に対する取付け位置が横方向にずれ たり、或いは、金属板がプリント基板から外れたりする ことが多発すると言う問題があった。

【0005】本発明は、この問題を解消できるようにし た接続方法を提供することを技術的課題とするものであ る。

#### [0006]

【課題を解決するための手段】との技術的課題を達成す るため本発明は、「プリント基板の表面に、当該表面に 50 膜6は、スクリーン印刷にて形成する。

おける金属箔による配線パターンと一体の金属箔による ランド部を形成し、このランド部の表面に、レジスト膜 を、ランド部の表面のうち一部を覆うように形成したの ち、前記ランド部に対して金属板を重ね合わせて、その 裏面において半田付けし、次いで、前記金属板の表面の うち前記レジスト膜に該当する部分に対して、各種の電 線とかハーネス等を半田付けすることを特徴とする。」 ものである。

#### [0007]

10 【発明の作用・効果】とのように、プリント基板に形成 されているランド部の表面に、レジスト膜を、ランド部 の表面のうち一部を覆うように形成したのち、前記ラン ド部に対して金属板を重ね合わせて、その裏面において 半田付けすることにより、前記金属板はランド部に対し て、当該ランド部の表面のうちレジスト虞が形成されて いない部分においてのみ半田付けされ、前記レジスト膜 の部分においては、半田付けされていないことになる。 【0008】そとで、前記したように、金属板の表面の うち前記レジスト膜に該当する部分に対して、各種の電 【従来の技術】最近における各種の電気機器に使用され 20 線とかハーネス等を半田付けすることにより、この電線 等の半田付けに際しての熱は、前記金属板のうちランド 部に対して半田付けされていない部分に加られることに なるから、前記金属板のうち前記ランド部に対して半田 付けされている部分が高い温度になることを確実に低減 できるのである。

> 【0009】従って、本発明によると、プリント基板に おける配線パターンと一体のランド部に半田付けした金 属板に、各種の電線又はハーネス等を半田付けにて接続 するに際して、前記金属板のランド部に対して固着する 半田が溶けて、この金属板のプリント基板に対する取付 け位置が横方向にずれたり、或いは、金属板がブリント 基板から外れたりすることを大幅に低減できる効果を有 する。

#### [0010]

【発明の実施の形態】以下、本発明の実施の形態を、図 1~図8の図面について説明する。との図において、符 号1はプリント基板を示し、このプリント基板1の表面 には、銅等の金属箔による配線パターン2が形成されて いると共に、前記配線パターン2と同じ銅等の金属箔に よるランド部3が、前記配線パターン2を形成するとき 同時にこれと一体的に形成されている。

【0011】そして、前記プリント基板1におけるラン ド部3に対して、ニッケル等の金属板4を重ね合わせた のち半田付けし、次いで、この金属板4の表面に、各種 の電線5を半田付けにて接続するのである。この場合に おいて、前記プリント基板1におけるランド部3の表面 には、図2~図4に示すように、レジスト膜6を、例え ば、十字状に塗布すると言うように、ランド部3の表面 のうち一部を覆うように形成する。なお、このレジスト

【0012】次いで、前記プリント基板1におけるラン ド部3の表面に、図5に示すように、前記金属板4を重 ね合わせたのち、その裏面において半田付けする。な お、この半田付けは、ランド部3の表面に、予め半田ペ ーストをスクリーン印刷等にて塗布したのち前記金属板 4を重ね合わせて加熱することにより行うのである。と の半田付けにより、前記金属板4は、前記ランド部3に 対して、当該ランド部3の表面のうちレジスト膜6が形 成されていない部分においてのみ半田付けされ、前記レ ジスト膜6の部分においては、半田付けされていないと 10 とになる。

【0013】そとで、前記金属板4の表面のうち前記レ ジスト膜6に該当する部分に対して、各種の電線5を、 図6~図8に示すように、半田付けすることにより、こ の電線5の半田付けに際しての熱は、前記金属板4のう ちランド部3に対して半田付けされていない部分に加ら れることになるから、前記金属板4のうち前記ランド部 3に対して半田付けされている部分が高い温度になると とを確実に低減できるのである。

【0014】なお、図示したように、レジスト膜6を十 20 1 字状に塗布することにより、金属板4を、その四隅部に おいてランド部3に対して半田付けすることができるか ら、この金属板4のランド部3に対する半田付けの強度 を確保することができるのである。また、前記金属板4 のランド部3に対する半田付けに際して 前記したよう\*

\*に、ランド部3の表面に、レジスト膜6を形成したのち 半田ペストを塗布して金属板4を重ね合わせて加熱する ことにより、前記金属膜4とレジスト膜6との間に、図 示したように、隙間が形成されることになるから、前記 した効果をより確実に達成できる利点がある。

### 【図面の簡単な説明】

(3)

【図1】本発明の実施の形態において分解した状態を示 す斜視図である。

【図2】 ブリント基板におけるランド部の表面にレジス ト膜を部分的に形成した状態を示す斜視図である。

【図3】図2のIII - III 視断面図である。

【図4】図2のIV-IV視断面図である。

【図5】前記ランド部に金属板を重ね合わせた状態を示 す斜視図である。

【図6】前記金属板に電線を半田付けにて接続した状態 を示す斜視図である。

プリント基板

配線パターン

ランド部

金属板

電線

【図7】図6のVII -VII 視断面図である。

【図8】図6のVIII-VIII視断面図である。

## 【符号の説明】

2

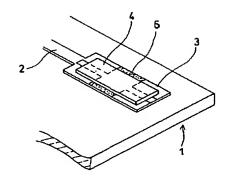
3

4

5

よう* 6	レジスト膜
[図2]	【図4】
3 6 N	
IV.	[図8] 3 5 4
[図7]	11/1/1/1/
5 5 3	1 1
	[ 2 ]  [ 2 ]  [ 7 ]





[図6]

